

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**



(4) **Japanese Patent Application Laid-Open No. 57-162340 (1982)**

“ANNEALING METHOD FOR SILICON SEMICONDUCTOR”

The following is English translation of an extract from the above-identified
5 document relevant to the present application.

Nine flashing light discharge lamps 3 are closely arranged in zigzag shape as
illustrated in Fig. 2 where five lamps are disposed in a plane S_1 and four lamps are
disposed in a plane S_2 . This flashing light discharge lamp group consisting of nine
10 flashing light discharge lamps forms a flashing light plane light source of about 50
mm \times 40 mm in size. A plane mirror 4 is disposed in a plane S_3 close to the plane
 S_2 . A sample table 5 that can be preheated by a heater and the like is arranged to be
apart from the light source about 10 mm (= H), thereby forming an annealing furnace
as a whole.

⑪ 日本国特許庁 (JP)

① 特許出願公開

⑫ 公開特許公報 (A)

昭57—162340

④ Int. Cl.³
H 01 L 21/324

識別記号

庁内整理番号
6851—5F

④ 公開 昭和57年(1982)10月6日

発明の数 1
審査請求 未請求

(全 8 頁)

⑭ シリコン半導体のアニール方法

⑯ 発明者 五十嵐龍志

姫路市別所町佐土春日1194番
地ウシオ電機株式会社播磨工場
内

⑰ 特 願 昭56—46256

⑱ 出 願 昭56(1981)3月31日

⑲ 発明者 荒井徹治

姫路市別所町佐土春日1194番
地ウシオ電機株式会社播磨工場
内

⑳ 出 願 人 ウシオ電機株式会社

東京都千代田区大手町2丁目6
番1号朝日東海ビル19階

明 細 書

1. 発明の名称 シリコン半導体のアニール方法
2. 特許請求の範囲

あらすじめ温度 T_A (°C) に予熱加熱されたシリコン半導体と、閃光放電灯からの閃光照射でアニールするにあたり、シリコン半導体の反射率 R 、閃光のパルス巾 ($\frac{1}{2}$ 波高長) を t (マイクロ秒)、シリコン半導体上における照射強度を E (ジュール/cm²) とした時、 t が、70 を $t \leq 780$ の範囲であつて

$$2.3 \times 10^{-3} \leq t \leq \frac{(1-R)E}{1410 - T_A} \leq 3.8 \times 10^{-3} \text{ 秒}$$

なる関係が維持される条件でアニールすることとを特徴とするシリコン半導体のアニール方法。

3. 発明の詳細な説明

本発明は、シリコン半導体のアニール方法に関する。

シリコン半導体と基板として、粒々の IC、LSI 等と製作する場合、不純物イオンとしてリン (P)、ホウ素 (B)、ヒ素 (As) 等を添加

エネルギーでイオン打ち込みすることが行われる。この場合、良く知られているように、シリコン半導体に結晶損傷が生ずるので、このイオン打ち込み工程後、必ず結晶損傷回復のためのアニール工程が必要とする。

従来、このアニール工程では、電気炉法とレーザービーム法とが知られているが、いづれも実用上問題が多く、ごく最近では、閃光放電灯による閃光照射と利用することが検討されている。

閃光放電灯は周知の如く、一般には、ガラス管、特殊なものでは石英セラム管製の封体バルブを有し、閃光照射の強度を大きくすると閃光放電灯の使用寿命が著しく短くなる欠点があるとともに、シリコン半導体の表面は平滑性が高くするためには表面加工を要している。シリコン半導体上における照射強度を定めるだけで、必ずしも良好なアニール効果を得ることができない。例えば、ドーピング効率 40% 以上のアニールと閃光放電灯の照射のみで実行しようとするとき、実際に は 40% の困難ともいふ。

上記理由から、マニールための昇温エネルギーと互全部閃光放電灯からの閃光照射によることとを避け、あらかじめある温度まで予備加熱しておいて比較的閃光照射の強度が小さく済むよう甘予備加熱方式（マニールマニスト法）を採用し、更に、シリコン半導体の反射率も考慮したうえで閃光照射の強度と定めた方がよい。

ところで、反射率 \bar{R} を有するシリコン半導体は、パルス巾（ $\frac{1}{2}$ 波高長） t （マイクロ秒）の閃光でシリコン半導体上における照射強度 E （ジュール/cm²）と与えると、シリコン半導体の表面の上昇温度は、パルス巾がおよそ50マイクロ秒以上では、近似的に次式で与えられる。

$$T(^{\circ}\text{C}) = \alpha \cdot (1 - \bar{R}) \cdot E \cdot t^b \dots\dots\dots (1)$$

式(1)において、 α はその物質の特定の温度における、熱伝導率、密度、比熱等で定まる定数、 $(1 - \bar{R}) \cdot E$ は、その物質に吸収された単位面積当りのエネルギーである。したがって、マニール温度の上限值を T_H 、予備加熱された温度と T_A とすると、閃光照射によって昇^上温した温度差は、

$$2.3 \times 10^{-3} t^{0.27} \leq \frac{(1 - \bar{R}) \cdot E}{1410 - T_A} \leq 3.8 \times 10^{-3} t^{0.28}$$

はる関係が維持される条件でマニールすることにある。

以下図面を参照しながら本発明の実施例を説明する。

第1図は本発明に使用する閃光放電灯の説明図であって、1は一對の電極、2は封体バルブであって、アーク長 L は40mm、バルブ内径 D は8mm、外径は10mmの寸法を有する直管状のものとする。この閃光放電灯を、第2図に示すように、平面 S_1 内に5本、平面 S_2 内に4本、合計9本がテトリ状に整列して配置され、この9本の閃光放電灯群によって、約50mm×40mmの閃光面光源が形成されるように配置する。そして、平面ミウー4と、平面 S_2 に近接した平面 S_3 内に配置し、ヒーター等で予備加熱できるようにした試料台と、光源から約10mm（ $=H$ ）距離に^上配置して、全体をマニールとして構成する。

第2図のマニール印において、シリコン半導

$$T_H - T_A = \alpha \cdot (1 - \bar{R}) \cdot E \cdot t^b \dots\dots\dots (2)$$

のみで与えてよい。そして更に、式(2)を変形して α と α' 、 b と b' と置き替えると、

$$(1 - \bar{R}) \cdot E = (T_H - T_A) \cdot \alpha' \cdot t^{b'} \dots\dots\dots (3)$$

もしくは

$$\frac{(1 - \bar{R}) \cdot E}{T_H - T_A} = \alpha' \cdot t^{b'} \dots\dots\dots (4)$$

としてもよい。

本発明は係る観点から、予備加熱温度、反射率、パルス巾、照射エネルギー等の要因を考慮したうえでドーピング効率が45%以上で、良好なシリコン半導体のマニール方法を提供することを目的としてなされたものである。その特徴とするところは、あらかじめ温度 $T_A(^{\circ}\text{C})$ に予備加熱されたシリコン半導体と閃光放電灯からの閃光照射でマニールすることによって、シリコン半導体の反射率 \bar{R} 、閃光のパルス巾（ $\frac{1}{2}$ 波高長） t （マイクロ秒）、シリコン半導体上における照射強度 E （ジュール/cm²）とした時、 t が70から780の範囲であって、

焼のウェハー6は、試料台上に配置されるとともに、ウェハー上における照射強度 E （ジュール/cm²）及びパルス巾 t （マイクロ秒）は、閃光放電灯に供給される電流入り及び電気回路条件を変えることによって、また予備加熱温度 $T_A(^{\circ}\text{C})$ はヒーターの温度を変えることによって、種々の値を選択でき、マニール実験に供したウェハーは、結晶損傷の深さが全体0.2 μm ～1.0 μm 、ウェハーの厚みは、300 μm ～650 μm のものにサンプルとしている。

第3図は予備加熱温度 T_A 、照射エネルギー E 、パルス巾 t を変えて測定した72数の実験結果と、 X_1 と X_2 、 X_3 と X_4 の間の領域が、良好なマニールが出来ることを示している。そして、このデータの数値にも、よく適合するように式(5)の定数 T_H および α' 、 b' を求め、 $T_H = 1410(^{\circ}\text{C})$ 、 X_1 における $\alpha' = 2.3 \times 10^{-3}$ 、 $b' = 0.27$ 、 X_2 における

$\alpha' = 3.8 \times 10^{-3}$, $b' = 0.28$ を決定した。又、反射率 \tilde{R} は、式(5)で定義している。

$$\tilde{R} = \frac{\int R(\lambda) \cdot I(\lambda) d\lambda}{\int I(\lambda) d\lambda} \quad (5)$$

こゝにおいて、 λ は波長、 $R(\lambda)$ は λ にあける反射率、 $I(\lambda)$ は λ にあける閃光の強度である。

以下、個々のアニール実験の代表的例を説明する。

(1) ヒソを加速エネルギー 50 keV で、 5×10^{15} 個/cm² 打ち込んだ。反射率 \tilde{R} が 0.45 のウエハーを 550°C に予備加熱しておき、このウエハーを、 $t = 50$ 、 $E = 15.6$ の閃光で照射した場合、ドープンア効率が 40% とはり、アニール不足が生ずる。同様に、 t が 50 以下、その他予備加熱の温度、与える E を変えた実験でもドープンア効率が更に下がり、アニール不足が見られる。

(2) リンを加速エネルギー 50 keV で、 2×10^{15} 個/cm² 打ち込んだ。反射率 \tilde{R} が 0.46 のウエハーを 350°C に予備加熱しておき、このウエハーを、 $t = 70$ 、 $E = 20.0$ の閃光で照射した場合、ドープン

ア効率は 90% である(アニール良好)。

(3) 上記(2)と同じウエハーを、予備加熱 300°C とし、 $t = 780$ 、 $E = 29$ の閃光で照射すると、ドープンア効率が 70% で「ソリ」がはく、良好なアニールとなる。

(4) リンを加速エネルギー 50 keV で、 5×10^{15} 個/cm² 打ち込んだ。反射率 \tilde{R} が 0.5 のウエハーを予備加熱 500°C とし、 $t = 1000$ 、 $E = 33$ の閃光で照射した場合、ウエハーが変形し、後工程で不良と見、てしまう。

(5) ヒソを加速エネルギー 100 keV で、 1×10^{15} 個/cm² 打ち込んだ。反射率 \tilde{R} が 0.39 のウエハーを、あらかじめ 500°C に予備加熱しておき、 $t = 150$ 、 $E = 18$ の閃光で照射すると、ドープンア効率が 90% とはり、非常に良いアニールができる。

又、ヒソを加速エネルギー 50 keV で、 5×10^{15} 個/cm² 打ち込んだ。反射率 \tilde{R} が 0.5 のウエハーを、予備加熱 500°C とし、 $t = 400$ 、 $E = 27$ の閃光で照射すると、ドープンア効率は 75% とはる

ンア効率は 90% である(アニール良好)。

(6) 上記(5)と同じウエハーを、予備加熱 500°C、 $t = 70$ 、 $E = 12.2$ の閃光で照射すると、ドープンア効率は 50% であり、十分要用に供しうるものが得られる。

(7) ヒソを加速エネルギー 50 keV で、 5×10^{15} 個/cm² 打ち込んだ。反射率 \tilde{R} が 0.41 のウエハーを 600°C に予備加熱しておき、このウエハーを $t = 400$ 、 $E = 30$ の閃光で照射すると、ウエハー表面が溶融して 0.1~0.3 μ m の凹凸が生じ、表面クラックも発生する(アニール不良)。

(8) ヒソを加速エネルギー 100 keV で、 2×10^{15} 個/cm² 打ち込んだ。反射率 \tilde{R} が 0.39 のウエハーを、予備加熱 400°C とし、 $t = 150$ 、 $E = 13.5$ の閃光で照射すると、ドープンア効率は 42% とはる(アニール不良)。

(9) リンを加速エネルギー 50 keV で、 5×10^{15} 個/cm² 打ち込んだ。反射率 \tilde{R} が 0.46 のウエハーを、予備加熱 540°C とし、 $t = 780$ 、 $E = 32.5$ の閃光で照射すると、ドープンア効率が 100% とも是し、

(アニール良好)。

以上の代表的例及び他の多くの実験から、直線 X_2 を越える区域では、大体において、凹凸、クラック、「ソリ」、やがみ等の不良がみられ、直線 X_1 に近い区域では、ドープンア効率が 45% に満たず、 t が 70~780 の範囲で、 X_1 と X_2 との間の区域であれば、ドープンア効率が 45% 以上でかつ、物理的は変形もなく、良好なアニールが達成される。

本発明は以上の説明からも理解されるように、イオン打ち込み後の半導体シリコンのアニールを行うにあたって閃光放電灯からの閃光照射を利用するものであるが、サマールアジスト法を併用し、予備加熱温度、ウエハーの反射率、閃光のパルス巾、照射エネルギー等とを適切に調整して、ドープンア効率が 45% 以上でしかも良好なアニールが達成される新規なアニール方法を提供するものである。パルス巾(半波高長) t (マイクログラフ) が 70~780 において、

$$2.3 \times 10^{-3} t^{0.27} \leq \frac{(1-\tilde{R}) \cdot E}{1410 - T_A} \leq 3.8 \times 10^{-3} t^{0.28}$$

はる条件を維持することによるものである。

4. 図面の簡単な説明

第1図は、本発明に使用する閃光放電灯の一例の説明図、第2図は、本発明に使用するアニール炉の一例の概略の説明図、第3図は、データーの説明図であって、1は、1対の電極、2は封体にルブ、3は閃光放電灯、4は反射ミラー、5は試料台、6はウェハーと夫々示す。

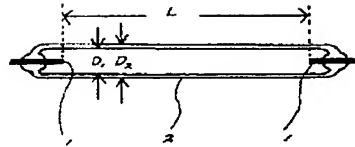
特許士 藤人

ウシオ電機株式会社

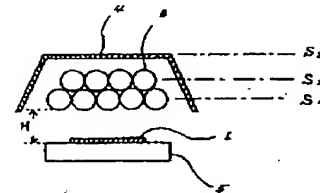


図面の浄書(内容に変更なし)

第 1 図



第 2 図



手 続 補 正 書 (自発)

昭和56年5月22日

特許庁長官 島田春樹 殿

特許庁審査官 殿

1. 事件の表示

昭和56年 特許 願第46256号

2. 発明の名称

シリコン半導体のアニール方法

3. 補正をする者

事件との関係 特許 出願人

住所 東京都千代田区大手町2丁目6番1号

朝日東海ビル19階

名称 ウシオ電機株式会社

代表者 代表取締役 藤人 大蔵

4. 補正により増加する発明の数

なし

5. 補正の対象

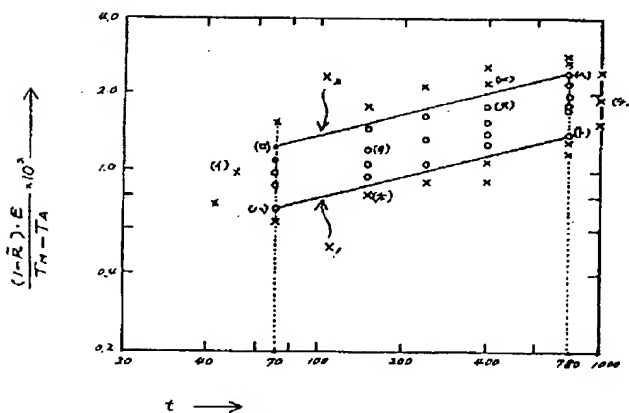
(1) 明細書

(2) 図面

6. 補正の内容

(1) 別紙の通り訂正します。

(2) 別紙の通り浄書した図面を提出します。



第 3 図



(訂正) 明 細 書

1. 発明の名称

シリコン半導体のアニール方法

2. 特許請求の範囲

あらかじめ温度 T_A (℃)に予備加熱されたシリコン半導体を、閃光放電灯からの閃光照射でアニールするにあたって、シリコン半導体の反射率を \tilde{R} 、閃光のパルス巾($\frac{1}{2}$ 波高長)を t (マイクロ秒)、シリコン半導体上における照射強度を E (ジュール/cm²)とした時、 t が、 $70 \leq t \leq 780$ の範囲であって、

$$23 \times 10^{-3} t^{0.27} \leq \frac{(1-\tilde{R})E}{1410-T_A} \leq 38 \times 10^{-3} t^{0.28}$$

なる関係が維持される条件でアニールすることを特徴とするシリコン半導体のアニール方法。

3. 発明の詳細な説明

本発明は、シリコン半導体のアニール方法に関する。

シリコン半導体を基板として、種々のIC、LSI等を製作する場合、不純物イオンとしてリン(P)、ホウ素(B)、ヒソ(Ag)等を高エネ

上記理由から、アニールための昇温エネルギーを全部閃光放電灯からの閃光照射によることを避け、あらかじめある温度まで予備加熱しておいて比較的閃光照射の強度が小さくて済むような予備加熱方式(サーマルアシスト法)を併用し、更に、シリコン半導体の反射率も考慮したうえで閃光照射の強度を定めた方がよい。

ところで、反射率 \tilde{R} を有するシリコン半導体に、パルス巾($\frac{1}{2}$ 波高長) t (マイクロ秒)の閃光でシリコン半導体上における照射強度 E (ジュール/cm²)を与えると、シリコン半導体の表面の上昇温度は、パルス巾がおおよそ50マイクロ秒以上では、近似的に次式で与えられる。

$$T(t) = \alpha \cdot (1-\tilde{R}) \cdot E \cdot t^b \quad (1)$$

式(1)において、 α はその物質の特定の温度における、熱伝導率、密度、比熱等で定まる定数、 $(1-\tilde{R}) \cdot E$ は、その物質に吸収された単位面積当たりのエネルギーである。したがって、アニール温度の上限値を T_M 、予備加熱された温度を T_A とすると、閃光照射によって昇温してやればよい温度差

ルギーでイオン打ち込みすることが行なわれる。

この場合、良く知られているように、シリコン半導体に結晶損傷が生ずるので、このイオン打ち込み工程後、必ず結晶損傷回復のためのアニール工程を必要とする。

従来、このアニール工程では、電気炉法とレーザービーム法とが知られているが、いずれも実用上問題が多く、ごく最近では、閃光放電灯による閃光照射を利用することが検討されている。

閃光放電灯は周知の如く、一般には、ガラス製特殊なもので透光性セラミック製の封体バルブを有し、閃光照射の強度を大きくすると閃光放電灯の使用寿命が著しく短くなる欠点があるとともに、シリコン半導体の表面は平滑性を高くするために鏡面加工されているので、したがって、反射率が大きいのでシリコン半導体上における照射強度を定めるだけでは、必ずしも良好なアニールは実行できない。例えば、ドーピング効率45%以上のアニールを閃光放電灯の照射のみで実行しようとするとは実際にはかなりの困難をとまらう。

は、

$$T_M - T_A = \alpha \cdot (1-\tilde{R}) \cdot E \cdot t^b \quad (2)$$

の式で与えて良い。そして更に、式(2)を変形して α を α' 、 b を b' と置き替えると、

$$(1-\tilde{R}) \cdot E = (T_M - T_A) \cdot \alpha' \cdot t^{b'} \quad (3)$$

もしくは

$$\frac{(1-\tilde{R}) \cdot E}{T_M - T_A} = \alpha' \cdot t^{b'} \quad (4)$$

として良い。

本発明は係る観点から、予備加熱温度、反射率、パルス巾、照射エネルギー等の要因を考慮したうえでドーピング効率が45%以上で、良好なシリコン半導体のアニール方法を提供することを目的としてなされたものであって、その特徴とするところは、あらかじめ温度 T_A (℃)に予備加熱されたシリコン半導体を閃光放電灯からの閃光照射でアニールするにあたって、シリコン半導体の反射率を \tilde{R} 、閃光のパルス巾($\frac{1}{2}$ 波高長)を t (マイクロ秒)、シリコン半導体上における照射強度を E (ジュール/cm²)とした時、 t が $70 \leq t \leq 780$ の範囲であって

$$2.3 \times 10^{-3} e^{0.27} \leq \frac{(1-\tilde{R}) \cdot E}{1410 - T_A} \leq 3.8 \times 10^{-3} e^{0.28}$$

なる関係が維持される条件でアニールすることにある。

以下図面を参照しながら本発明の実施例を説明する。

第1図は本発明に使用する閃光放電灯の説明図であって、1は一对の電極、2は封体バルブであって、アーク長しは40mm、バルブ内径D₁は8mm、外径は10mmの寸法を有する直管状のものを示す。この閃光放電灯3を、第2図に示すように、平面S₁内に5本、平面S₂内に4本、合計9本がチドリ状に密接して配設され、この9本の閃光放電灯群によって、約50mm×40mmの閃光面光源が形成されるように配置する。そして、平面ミラー4を、平面S₂に近接した平面S₃内に配置し、ヒーター等で予備加熱できるようにした試料台5を、光源から約10mm(=H)離間して配置して、全体をアニール炉として構成する。

第2図のアニール炉において、シリコン半導体のウエハー6は、試料台5上に配置されることにな

るが、ウエハー上における照射強度E(ジュール/cm²)及びパルス巾t(マイクロ秒)は、閃光放電灯に係給される電気入力及び電気回路条件を変えることによって、また予備加熱温度T_A(℃)はヒーターの温度を変えることによって、種々の値を選択でき、アニール実験に供したウエハーは、結晶損傷の深さが大体0.2μm~1.0μm、ウエハーの厚みは、300μm~650μmのものをサンプルとしている。

第3図は予備加熱温度T_A、照射エネルギーE、パルス巾tを変えて測定した多数の実験結果を、よこ軸をt、たて軸を $\frac{(1-\tilde{R}) \cdot E}{T_M - T_A}$ として整理したものであって、×印はアニール不足または不良、○印はアニール良好を示し、tが70~780の範囲内で、直線X₁とX₂との間の区域が、良好なアニールが出来ることを示している。そして、このデータの数値にもっともよく適合するように式(5)の定数T_Mおよびa'、b'を求め、T_M=1410(℃)、X₁におけるa'=2.3×10⁻³、b'=0.27、X₂におけるa'=3.8×10⁻³、b'=0.28を決定した。又、反射率 \tilde{R} は、次

式(5)で定義している。

$$\tilde{R} = \frac{\int R(\lambda) \cdot I(\lambda) d\lambda}{\int I(\lambda) d\lambda} \dots\dots\dots (5)$$

ここにおいて、λは波長、R(λ)はλにおける反射率、I(λ)はλにおける閃光の強度である。

以下、個々のアニール実験の代表的例を説明する。

(イ)リンを加速エネルギー50KeVで、5×10¹⁵個/cm²打ち込んだ、反射率 \tilde{R} が0.45のウエハーを550℃に予備加熱しておき、このウエハーを、t=50、E=15.6の閃光で照射した場合、ドーピング効率が40%となり、アニール不足が生ずる。同様に、tが50以下、その他予備加熱の温度、与えるEを変えた実験でもドーピング効率が更に下がり、アニール不足が見られる。

(ロ)リンを加速エネルギー50KeVで、2×10¹⁵個/cm²打ち込んだ、反射率 \tilde{R} が0.46のウエハーを550℃に予備加熱しておき、このウエハーを、t=70、E=20.0の閃光で照射した場合、ドーピング効率は90%である(アニール良好)。

付上記(ロ)と同じウエハーを、予備加熱500℃、t=70、E=12.2の閃光で照射すると、ドーピング効率は50%であり、十分実用に供しうるものが得られる。

(ハ)ホウ素を加速エネルギー50KeVで、5×10¹⁵個/cm²打ち込んだ、反射率 \tilde{R} が0.41のウエハーを、t=400、E=30の閃光で照射すると、ウエハーの表面が熔融して0.1~0.3μmの凹凸が生じ、表面クラックも発生する(アニール不良)。

(ニ)ヒ素を加速エネルギー100KeVで2×10¹⁵個/cm²打ち込んだ、反射率 \tilde{R} が0.39のウエハーを、予備加熱400℃として、t=150、E=13.5の閃光で照射すると、ドーピング効率は42%と低い(アニール不足)。

(ヘ)リンを加速エネルギー50KeVで5×10¹⁵個/cm²打ち込んだ、反射率 \tilde{R} が0.46のウエハーを、予備加熱540℃とし、t=780、E=39.5の閃光で照射すると、ドーピング効率が100%にも達し、ウエハーの「ソリ」もなく、

良好なアニールが得られる。

(h) 上記(イ)と同じウエハーを、予備加熱 300℃とし、 $t = 780$ 、 $E = 29$ の閃光で照射すると、ドーピング効率^{45%}で「ソリ」もなく、~~良好~~
~~十分実用に耐える~~。

(イ) リンを加速エネルギー 50KeVで、 5×10^{15} 個/cm²打ち込んだ、反射率 \tilde{R} が0.3^{46%}のウエハーを予備加熱 500℃とし、 $t = 1,000$ 、 $E = 33$ の閃光で照射した場合、ウエハーが変形し、後工程で不良となってしまう。¹⁰⁰⁰は、他¹⁰⁰⁰でウエハーの変形がとまる点がある。

(ii) ヒンを加速エネルギー 100KeVで、 1×10^{15} 個/cm²打ち込んだ、反射率 \tilde{R} が0.39のウエハーを、あらかじめ 500℃に予備加熱しておき、 $t = 150$ 、 $E = 18$ の閃光で照射すると、ドーピング効率が90%となり、非常に良いアニールができる。

(x) ホウ素を加速エネルギー 50KeVで 5×10^{15} 個/cm²打ち込んだ、反射率 \tilde{R} が0.3^{47%}のウエハーを予備加熱 500℃とし、 $t = 400$ 、 $E = 27$ の閃光で照射すると、ドーピング効率は⁹55%とな

る(アニール良好)。

以上の代表的例及び他の多くの実験から、直線 X_2 を超える区域では、大体において、凹凸、クラック、「ソリ」、ゆがみ等の不良がみられ、直線 X_1 に満たない区域では、ドーピング効率で45%に満たず、 t が70~780の範囲で、 X_1 と X_2 との間の区域であれば、ドーピング効率も45%以上でかつ、物理的な変形もなく、良好なアニールが達成される。

本発明は以上の説明からも理解されるように、イオン打ち込み後の半導体シリコンのアニールをするにあたって閃光放電灯からの閃光照射を利用するものであるが、サマールアシスト法を併用し、予備加熱温度、ウエハーの反射率、閃光のパルス巾、照射エネルギー等を考慮したうえで、ドーピング効率が45%以上でしかも良好なアニールが達成される新規なアニール方法を提供するものであり、パルス巾($\frac{1}{2}$ 波高長) t (マイクロ秒)が70~780において、

$$2.3 \times 10^{-3} t^{0.27} \leq \frac{(1-\tilde{R}) \cdot E}{1410 - T_A} \leq 3.8 \times 10^{-3} t^{0.28}$$

なる条件を維持することによ⁴⁸るものである。

4. 図面の簡単な説明

第1図は、本発明に使用する閃光放電灯の一例の説明図、第2図は、本発明に使用するアニール炉の一例の要部の概略の説明図、第3図は、データの説明図であって、1は、1対の電極、2は封体バルブ、3は閃光放電灯、4は反射ミラー、5は試料台、6はウエハーを夫々示す。

特許出願人

ウシオ電機株式会社



(自発) 手続補正書

昭和56年6月5日

特許庁長官 島田春樹殿

1. 事件の表示

昭和56年特許願第46256号

2. 発明の名称

シリコン半導体のアニール方法

3. 補正をする者

事件との関係

特許出願人

〒100

住所 東京都千代田区大手町2丁目6番1号

朝日東海ビル19階

名称 ウシオ電機株式会社

代表者 湯本大



4. 補正によって増加する発明の数

なし

5. 補正の対象

(1) 明細書

6. 補正の内容

(1) 昭和56年5月27日提出の(訂正)明細書の第8頁第1段「 t 」を、「 t 」とあるのを、「 t

特開57-162340(8)

を600℃に予備加熱しておき、このウエハー
を、」と訂正する。